

SIMATIC DP, Elektronikmodul für ET 200S, 2 AO U High Speed, 15mm Baubr., +/-10V, +/-5V, 1.. 5V; 16 Bit, Zykluszeit: 0,1ms mit LED SF (Sammelfehler)



### Versorgungsspannung

#### Lastspannung L+

- Nennwert (DC) 24 V; vom Powermodul
- Verpolschutz Ja

### Eingangsstrom

- aus Lastspannung L+ (ohne Last), max. 130 mA
- aus Rückwandbus DC 3,3 V, max. 10 mA

### Verlustleistung

- Verlustleistung, typ. 2,2 W

### Adressbereich

#### Adressraum je Modul

- Adressraum je Modul, max. 4 byte

### Analogausgaben

- Anzahl Analogausgänge 2
- Spannungsausgang, Kurzschluss-Schutz Ja
- Spannungsausgang, Kurzschlussstrom, max. 25 mA
- Zykluszeit (alle Kanäle), max. 0,25 ms

Ausgangsbereiche, Spannung	
• 1 V bis 5 V	Ja
• -5 V bis +5 V	Ja
• -10 V bis +10 V	Ja
Anschluss der Aktoren	
• für Spannungsausgang Zweileiter-Anschluss	Ja; ohne Kompensation der Leitungswiderstände
• für Spannungsausgang Vierleiter-Anschluss	Ja
Bürdenwiderstand (im Nennbereich des Ausgangs)	
• bei Spannungsausgängen, min.	1 k $\Omega$
• bei Spannungsausgängen, kapazitive Last, max.	1 $\mu$ F; 0,1 $\mu$ F für Twa=0,1 ms
Zerstörgrenze gegen von außen angelegte Spannungen und Ströme	
• Spannungen an den Ausgängen gegen MANA	15 V; max. 15 V für max. 5 Stunden, 75 V für max. 1 s
• Strom, max.	30 mA; DC
Leitungslänge	
• geschirmt, max.	200 m; max. 20 m für TWA 100 $\mu$ s
Analogwertbildung für die Ausgänge	
Integrations- und Wandlungszeit/Auflösung pro Kanal	
• Auflösung mit Übersteuerungsbereich (Bit inklusive Vorzeichen), max.	16 bit; 1 bis 5 V: 14 Bit, +/-10V: 15 Bit + VZ, +/-5 V: 14 Bit + VZ
Einschwingzeit	
• für ohmsche Last	0,05 ms
• für kapazitive Last	0,05 ms
• für induktive Last	0,05 ms
Fehler/Genauigkeiten	
Ausgangswelligkeit (bezogen auf Ausgangsbereich, Bandbreite 0 bis 50 kHz), (+/-)	0,02 %
Linearitätsfehler (bezogen auf Ausgangsbereich), (+/-)	0,03 %
Temperaturfehler (bezogen auf Ausgangsbereich), (+/-)	0,01 %/K
Übersprechen zwischen den Ausgängen, min.	60 dB
Wiederholgenauigkeit im eingeschwungenen Zustand bei 25 °C (bezogen auf Ausgangsbereich), (+/-)	0,03 %
Gebrauchsfehlergrenze im gesamten Temperaturbereich	
• Spannung, bezogen auf Ausgangsbereich, (+/-)	0,2 %
Grundfehlergrenze (Gebrauchsfehlergrenze bei 25 °C)	
• Spannung, bezogen auf Ausgangsbereich, (+/-)	0,01 %
Taktsynchronität	
Taktsynchroner Betrieb (Applikation bis Klemme synchronisiert)	Ja

## Alarmer/Diagnosen/Statusinformationen

Ersatzwerte aufschaltbar	Ja; 0 bis 65535 (Wertebereich muss innerhalb des Nennbereichs liegen)
--------------------------	---

## Diagnosemeldungen

• Diagnoseinformation auslesbar	Ja
• Drahtbruch	Nein
• Kurzschluss	Ja
• Sammelfehler	Ja

## Diagnoseanzeige LED

• Sammelfehler SF (rot)	Ja
-------------------------	----

## Parameter

Bemerkung	7 byte
Diagnose Kurzschluss	sperrern / freigeben
Ausgabearart/-bereich	deaktiviert / 1 bis 5V / +/- 10 V / +/- 5 V
Sammeldiagnose	sperrern / freigeben
Verhalten bei CPU/Master-Stopp	Ausgang strom- und spannungslos / Ersatzwert schalten / letzten Wert halten

## Potenzialtrennung

### Potenzialtrennung Analogausgaben

• zwischen den Kanälen	Nein
• zwischen den Kanälen und Rückwandbus	Ja
• zwischen den Kanälen und Lastspannung L+	Ja

## Zulässige Potenzialdifferenz

zwischen MANA und M intern (UISO)	DC 75 V/AC 60 V
-----------------------------------	-----------------

## Isolation

Isolation geprüft mit	DC 500 V
-----------------------	----------

## Maße

Breite	15 mm
Höhe	81 mm
Tiefe	52 mm

## Gewichte

Gewicht, ca.	40 g
--------------	------

**letzte Änderung:** 20.04.2017