

SIMATIC DP, Elektronikmodul 2 AO I High Feature für ET 200S,
15mm Baubr., Zykluszeit pro Modul: 0,5ms, +/-20mA; 15 Bit+VZ, 4..
20mA; 15 Bit Gebrauchsfehlergrenze +/-0,05% mit LED SF
(Sammelfehler)



Versorgungsspannung

Lastspannung L+

- | | |
|-----------------|------|
| • Nennwert (DC) | 24 V |
| • Verpolschutz | Ja |

Eingangsstrom

- | | |
|---------------------------------------|-------|
| aus Lastspannung L+ (ohne Last), max. | 80 mA |
| aus Rückwandbus DC 3,3 V, max. | 10 mA |

Verlustleistung

- | | |
|-----------------------|-------|
| Verlustleistung, max. | 1,2 W |
|-----------------------|-------|

Adressbereich

Adressraum je Modul

- | | |
|-----------------------------|--------|
| • Adressraum je Modul, max. | 4 byte |
|-----------------------------|--------|

Analogausgaben

- | | |
|--------------------------------------|--------|
| Anzahl Analogausgänge | 2 |
| Stromausgang, Leerlaufspannung, max. | 18 V |
| Zykluszeit (alle Kanäle), max. | 0,5 ms |
| Ausgangsbereiche, Strom | |

• -20 mA bis +20 mA	Ja
• 4 mA bis 20 mA	Ja
Anschluss der Aktoren	
• für Stromausgang Zweileiter-Anschluss	Ja
• für Stromausgang Vierleiter-Anschluss	Nein
Bürdenwiderstand (im Nennbereich des Ausgangs)	
• bei Stromausgängen, max.	500 Ω
• bei Stromausgängen, induktive Last, max.	1 mH
Zerstörgrenze gegen von außen angelegte Spannungen und Ströme	
• Strom, max.	50 mA
Leitungslänge	
• geschirmt, max.	200 m; 100m bei $T_{wa} < 2ms$
Analogwertbildung für die Ausgänge	
Integrations- und Wandlungszeit/Auflösung pro Kanal	
• Auflösung mit Übersteuerungsbereich (Bit inklusive Vorzeichen), max.	16 bit
Einschwingzeit	
• für ohmsche Last	0,3 ms
• für kapazitive Last	1 ms
• für induktive Last	0,5 ms
Fehler/Genauigkeiten	
Ausgangswelligkeit (bezogen auf Ausgangsbereich, Bandbreite 0 bis 50 kHz), (+/-)	0,02 %
Linearitätsfehler (bezogen auf Ausgangsbereich), (+/-)	0,01 %
Temperaturfehler (bezogen auf Ausgangsbereich), (+/-)	0,003 %/K
Übersprechen zwischen den Ausgängen, min.	60 dB
Wiederholgenauigkeit im eingeschwungenen Zustand bei 25 °C (bezogen auf Ausgangsbereich), (+/-)	0,01 %
Gebrauchsfehlergrenze im gesamten Temperaturbereich	
• Strom, bezogen auf Ausgangsbereich, (+/-)	0,1 %
Grundfehlergrenze (Gebrauchsfehlergrenze bei 25 °C)	
• Strom, bezogen auf Ausgangsbereich, (+/-)	0,05 %
Taktsynchronität	
Taktsynchroner Betrieb (Applikation bis Klemme synchronisiert)	Ja
Alarmer/ Diagnosen/ Statusinformationen	
Ersatzwerte aufschaltbar	Ja
Diagnosemeldungen	
• Diagnoseinformation auslesbar	Ja

• Drahtbruch	Ja
• Sammelfehler	Ja
Diagnoseanzeige LED	
• Sammelfehler SF (rot)	Ja

Parameter	
Bemerkung	7 byte
Diagnose Drahtbruch	sperrern / freigeben
Ausgabeart/-bereich	deaktiviert / +/-20 mA / 4 bis 20 mA
Sammeldiagnose	sperrern / freigeben
Verhalten bei CPU/Master-Stopp	Ausgang strom- und spannungslos / Ersatzwert schalten / letzten Wert halten

Potenzialtrennung	
Potenzialtrennung Analogausgaben	
• zwischen den Kanälen	Nein
• zwischen den Kanälen und Rückwandbus	Ja
• zwischen den Kanälen und Lastspannung L+	Ja

Zulässige Potenzialdifferenz	
zwischen MANA und M intern (UISO)	DC 75 V/AC 60 V

Isolation	
Isolation geprüft mit	DC 500 V

Maße	
Breite	15 mm
Höhe	81 mm
Tiefe	52 mm

Gewichte	
Gewicht, ca.	40 g

letzte Änderung: 20.04.2017